

مقاله علمی-تحقیقی

اصول طراحی سنسورهای تصویر برای استفاده در دوربین‌های دیجیتال

مسعود تیموری، دانشکده برق، دانشگاه صنعتی ارومیه، ارومیه، ایران، m.teymouri@uut.ac.ir

چکیده

در این مقاله ساختار کلی یک دوربین دیجیتال معرفی شده و مهمترین بخش آن که سنسور تصویر CMOS می‌باشد توضیح داده شده است. بعد از آشنایی با قسمت‌های مختلف سنسور تصویر، یک سنسور تصویر با استفاده از معماری ستون-موازی و رزولوشن یک مگاپیکسل (1280×720) طراحی گردیده است. برای طراحی بلوک‌های مختلف سنسور از مدارات رایج و پرکاربرد استفاده شده است. برای آشنایی با نحوه ارزیابی سنسورهای تصویر، انواع پارامترهای مهم سنسور همراه با توضیحات در مقاله گردآوری شده است.

کلمات کلیدی: دوربین دیجیتال، سنسور تصویر CMOS، پیکسل، مبدل آنالوگ به دیجیتال.

Principles of Designing Image Sensors for Use in Digital Cameras

Masood Teymouri, Faculty of Electrical Engineering, Urmia University of Technology, Urmia, Iran, m.teymouri@uut.ac.ir

Abstract

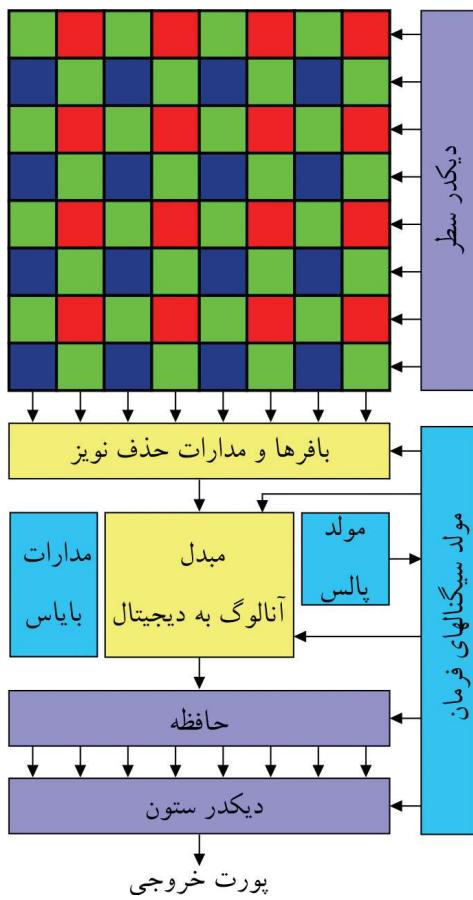
Abstract- In this paper, the overall structure of a digital camera is introduced and its most important part which is the CMOS image sensor, is explained in detail. After getting acquainted with the different parts of the image sensor, an image sensor has been designed using column-parallel architecture and a resolution of one megapixel. The most popular circuits have been used to design different blocks of the sensor. To evaluate image sensors, a variety of important sensor parameters with descriptions have been collected in the article.

Keywords: Digital camera, CMOS image sensor, pixel, analog to digital converter

بلکه کاربردهای زیادی در ماشین‌های صنعتی، تجهیزات پزشکی، ماشین آلات کشاورزی، ادوات نظامی و غیره دارند. تقاضای زیادی می‌باشد که کاربردهای فراوانی در زندگی امروزی دارند. نه تنها که به دوربین در دنیا وجود دارد باعث شده است که تحقیقات فراوانی برای ارتقاء عملکرد آنها صورت پذیرد. نتیجه این تحقیقات از آنها برای عکسبرداری و فیلمبرداری از مناظر استفاده می‌شود

۱- مقدمه

خواندن سیگنال آنالوگ پیکسل‌ها، مدارات حذف نویز^۷، مبدل‌های داده آنالوگ به دیجیتال، واحد تولید ولتاژ‌های مرجع، دیکدرهای سطر و ستون پیکسل‌ها، واحد کنترل و تولید پالس‌های مورد نیاز سنسور، حافظه SRAM و بخش‌های مختلف دیجیتال وغیره که دیاگرام کلی آن در شکل (۲) نشان داده شده است [۱-۲].



شکل ۲: بلوك دیاگرام سنسور تصویر CMOS

۱-۲-آشکارسازهای نوری

قطعات سیلیکونی که به عنوان آشکارساز نور در سنسورهای تصویر استفاده می‌شوند به گونه‌ای ساخته می‌شوند که وقتی در مععرض نور قرار می‌گیرند جریان الکتریکی ایجاد شده، می‌توان شدت نور را می‌شود. با اندازه‌گیری جریان الکتریکی ایجاد شده، می‌توان شدت نور مرکز بر روی آشکارساز را به دست آورد. این پدیده به اینصورت اتفاق می‌افتد که وقتی یک شار فوتونی به یک نیمه هادی برخورد می‌کند، اگر سطح انرژی نور تابیده شده بیشتر از سطح انرژی باند منع نیمه هادی باشد مقداری از این فوتون‌ها در ماده نیمه هادی جذب شده و باعث ایجاد الکترون و حفره شده و به طبع آن موجب تولید جریان الکتریکی می‌شود. انرژی یک فوتون به صورت رابطه زیر تعریف می‌شود:

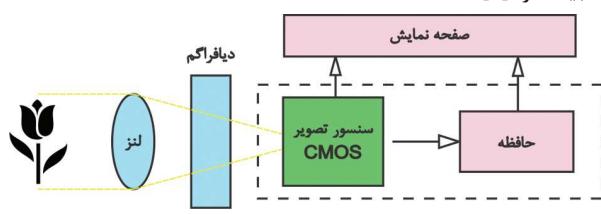
$$E_{\text{photon}} = h \cdot v = h \cdot c / \lambda \geq E \cdot g \quad (1)$$

در معادله بالا h ثابت پلانک، c سرعت نور، v فرکانس و λ طول موج نور می‌باشد.

بخاطر این موضوع که باند انرژی نیمه هادی سیلیسیم حدود ۱/۱ کترون-ولت می‌باشد به راحتی از فرمول بالا می‌توان به این نتیجه رسید که نور با طول موج کمتر از ۱۱۰۰ نانومتر می‌تواند موجب تولید حامل‌های الکتریکی در این ماده گردد و همچنین می‌دانیم طول موج مرئی بین ۳۸۰ تا ۷۴۰ نانومتر می‌باشد پس می‌توان از عنصر

در یک قرن اخیر باعث شده که دوربین‌ها از یک وسیله دستی که در آنها برای تصویربرداری از فیلم‌های فوتوگرافی استفاده می‌شد و در نهایت عکس گرفته شده بر روی کاغذ چاپ می‌گردید به یک دوربین دیجیتال تبدیل شود که قابلیت تصویربرداری الکترونیکی داشته و بعد از پردازش تصویر در نهایت اطلاعات تصویر در یک فایل ذخیره می‌گردد. بلوک دیاگرام کلی یک دوربین دیجیتال در شکل (۱) نشان داده شده است. برای ایجاد یک تصویر واضح از مناظر، از یکسری ادوات اپتیکی استفاده می‌شود. ساده‌ترین نوع آن، یک عدسی موادی‌ساز (لنز) می‌باشد که بتواند تصویر مناظر را به صورت واضح بر روی سنسور تصویر^۱ ایجاد کند. برای کنترل شدت روشنایی عبوری به داخل دوربین از یک دریچه قابل تنظیم که دیافراگم^۲ نام دارد استفاده می‌شود. با باز و بسته شدن دیافراگم می‌توان میزان نور رسیده به داخل بدن دوربین را کاهش یا افزایش داد تا دوربین بتواند در محیط‌های کم نور و پر نور عکسبرداری نماید.

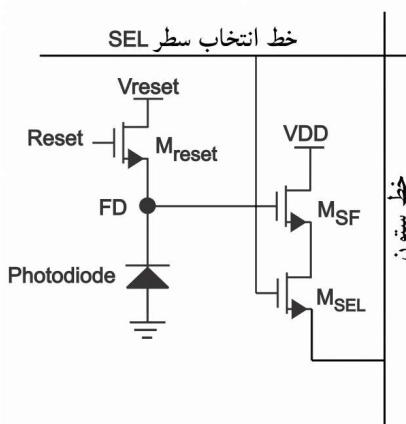
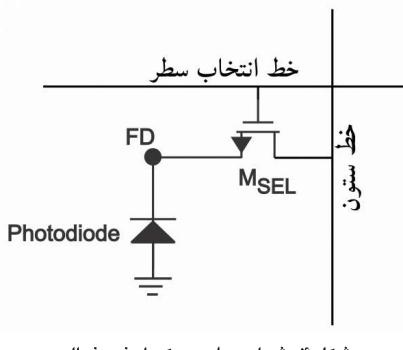
تصویر اپتیکال یک منظره، نور نقاط مختلف در یک فضای دو بعدی است که شدت روشنایی نقاط، تصویر را می‌سازد و طول موج آنها، رنگ نقاط را مشخص می‌کند. از این‌رو برای شناسایی شدت روشنایی و رنگ نقاط از سنسوری استفاده می‌شود که به سنسور تصویر^۳ معروف می‌باشد. این سنسورها قلب تپنده دوربین‌های دیجیتال می‌باشند که در بخش بعدی به طور مفصل در خصوص آن بحث خواهد شد. داده‌های دیجیتال تولید شده توسط سنسور تصویر، برای ذخیره‌سازی به واحد حافظه داخلی دوربین و یا یک حافظه که بیشتر به صورت کارت حافظه می‌باشد ارسال می‌گردد. همچنین برای نمایش تصویر گرفته شده می‌توان یک صفحه نمایش در دوربین تعبیه نمود [۱].



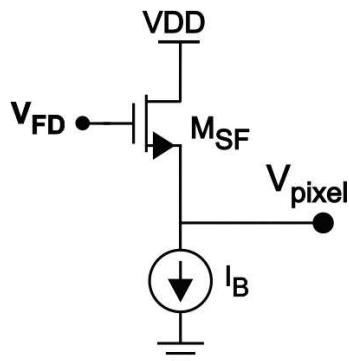
شکل ۱: بلوك دیاگرام کلی یک دوربین دیجیتال

۲-سنسور تصویر

سنسور تصویر یک وسیله نیمه‌هادی است که قادر است تصویر ایجاد شده بر روی آن را به سیگنال‌های الکتریکی تبدیل نماید. امروزه این سنسورها توسط تکنولوژی CMOS ساخته می‌شوند چون می‌توان با استفاده از تکنولوژی CMOS علاوه بر ساختن آشکارسازهای نوری، انواع متنوعی از مدارات CMOS مورد نیاز را نیز در کنار این آشکارسازها تعبیه نمود. از این‌رو می‌توان در سنسورهای تصویر علاوه بر تولید سیگنال‌های آنالوگ متناسب با شدت روشنایی نقاط مختلف تصویر، مقادیر دیجیتال آنها را نیز تولید نمود. در این صورت می‌توان اطلاعات مربوط به شدت روشنایی نقاط مختلف تصویر را به صورت عددی تولید کرده و بر اساس هر پروتکل دلخواه به خارج از سنسور ارسال نمود. سنسورهای تصویر امروزی این توانایی را دارند که تصویر مربوطه را با وضوح بسیار بالا (در حد چندین ده مگاپیکسل) و سرعت عکسبرداری زیاد (در حد چندین صد فریم بر ثانیه) تولید کرده، نویز مربوط به مدارات را کاهش داده، توابع پردازش تصویر خاصی را بر روی اطلاعات اجرا نموده و در نهایت اطلاعات تصویر را به بیرون از تراشه ارسال نمایند. سنسورهای تصویر CMOS دارای بلوک‌های متعددی هستند که عبارتند از پیکسل‌ها^۴، آرایه پیکسل‌ها^۵، مدارات

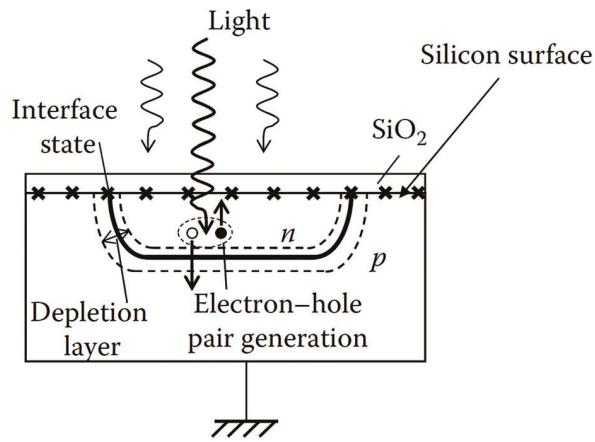


طرز کار این ساختار به این صورت می‌باشد که ابتدا با اعمال پالس Reset به ترانزیستور M_{reset} ولتاژ دو سر فوتودیود تا ولتاژ V_{reset} شارژ M_{reset} می‌گردد، بعد از شارژ خازن گره FD به ولتاژ ریست، ترانزیستور M_{reset} خاموش شده و خازن گره FD با جریان فوتودیود دشارژ می‌شود. این وضعیت به اندازه زمان مشخصی معروف به زمان در معرض گذاری نوری (T_{exp}) طول می‌کشد. بعد از این زمان با خواندن جریان خط سطون می‌توان شدت روشنایی تابشی بر روی پیکسل را به دست آورد. لازم به توضیح است می‌توان با اتصال یک منبع جریان به خروجی خط سطونی، جریان خط را به ولتاژ تبدیل نمود. در واقع با روشن شدن ترانزیستور M_{SEL} ، ترانزیستور M_{SF} با منبع جریان تشکیل مدار سورس-فالولور^{۱۴} را می‌دهد که ورودی آن ولتاژ فوتودیود و خروجی آن ولتاژ دو سر منبع جریان می‌باشد. مدار معادل مربوطه در شکل (۶) نشان داده شده است.



۳- پیکسل دیجیتال^{۱۵}: در این ساختار، علاوه بر فوتودیود و مدار تقویت کننده، یک مبدل آنالوگ به دیجیتال^{۱۶} نیز در داخل پیکسل

سیلیسیم برای تشخیص نور مرئی استفاده نمود[۳]. برای آشکارسازی نوری می‌توان از قطعات سیلیکونی مانند فتووگیت^۱، فوتودیود^۲ و پیند فوتودیود^{۱۰} استفاده نمود. به دلیل اینکه فوتودیود کاربردهای فراوانی دارد لذا در ادامه یک توضیح اجمالی در خصوص آن ارایه می‌شود. ساختار فیزیکی فوتودیود در شکل (۳) نشان داده شده است[۲].



همان طور که دیده می‌شود فوتودیودها از یک پیوند PN ساخته می‌شوند. هنگامی که فوتودیود در مععرض نور قرار می‌گیرد در ناحیه پیوند، زوج الکترون-حفره تولید می‌شود. این حامل‌ها تحت تاثیر میدان الکتریکی داخلی پیوند، جدا سازی شده و باعث ایجاد جریان می‌گردند که جریان مربوطه را طهه مستقیم باشد روشناهی دارد. برای ساخت فوتودیود می‌توان از $N^{+}-P_{sub}$ یا $N^{+}-P$ استفاده نمود که هر کدام ویژگی‌های خاص خود را دارد [۴].

۲-۲- پیکسل

پیکسل‌ها کوچکترین جزء ساختاری یک تصویر می‌باشند که دست کم از یک آشکارساز نوری و یک مدار، به طور معمول به عنوان تقویت‌کننده تشکیل می‌شوند. ساختارهای مختلفی برای پیکسل‌ها معرفی شده است که مهمترین آنها به این شرح می‌باشد.

۱- ساختار پیکسل غیرفعال^{۱۱}: در این ساختار فوتودیود توسط یک سوییج به خط خروجی (خط انتخاب سطون) وصل می‌شود و توسط همان خط خروجی ریست می‌شود. توسط خط انتخاب سطون نیز، سطروی که آن پیکسل در آنجا قرار دارد فعال می‌شود. به این دلیل به این پیکسل غیرفعال می‌گویند چون هیچ مدار بافری (تقویت‌کننده‌ای) در داخل پیکسل وجود ندارد[۱]. شکل (۴) شمای مداری این پیکسل را نشان می‌دهد.

۲- پیکسل نوع فعال^{۱۲}: این پیکسل علاوه بر یک آشکارساز نوری، یک تقویت‌کننده جریان (بافر) نیز برای درایو خط خروجی دارد. برای ریست پیکسل، یک خط ریست در نظر گرفته شده است که با یک سوییج به آشکارساز متصل می‌باشد. بر اساس اینکه آشکارساز مورد استفاده در پیکسل فعل از نوع فوتودیود باشد یا پیند فوتودیود، می‌تواند به دو صورت سه ترانزیستوری (3T-APS) و یا چهار ترانزیستوری (4T-APS) مورد استفاده قرار گیرد. ساختار استاندارد 3T-APS^{۱۳} در شکل (۵) نشان داده شده است. در این ساختار، از ترانزیستور M_{reset} برای ریست فوتودیود، ترانزیستور M_{SF} برای تقویت کردن ولتاژ فوتودیود و M_{SEL} به عنوان سوییج برای اتصال پیکسل به سطون استفاده می‌شود[۱].

سیلیکونی بسیار زیادی را اشغال خواهد کرد به همین دلیل رایج است که این مدار در خارج از آرایه پیکسل‌ها قرار داده شود و به صورت مشترک توسط همه پیکسل‌ها و یا پیکسل‌های یک ستون استفاده گردد. از طرفی برای خواندن سیگنال هر پیکسل، باید آن پیکسل توسط دیکدر سطرو ستون انتخاب شده و به مدار خواندن-پیکسل متصل گردد. حال اینکه مدار خواندن-پیکسل به چه صورتی پیاده‌سازی شود سه ساختار برای سنسور تصویر ایجاد می‌کند که در ادامه توضیح داده شده است.

۳- معماری‌های رایج سنسورهای تصویر

سه معماری مختلف بر اساس سه روش رایج خواندن سیگنال پیکسل‌ها وجود دارد.

۱-۳ روش سریال

در این روش با استفاده از دیکدر سطرو ستون، در هر لحظه فقط به یک پیکسل می‌توان دسترسی داشت. به همین دلیل برای خواندن سیگنال تمامی پیکسل‌های آرایه، باید به صورت مرتب از پیکسل سطرو اول و ستون اول تا پیکسل سطرو N ام و ستون M ام عملیات خواندن پیکسل‌های انجام داد. شکل (۸) نمای ساختاری روش سریال را نشان می‌دهد [۱]. این روش کمترین میزان مدار را داشته و از این‌رو توان مصرفی کمی داشته اما سرعت پایینی هم دارد و برای طراحی دوربین‌های کم توان اما با سرعت عکسبرداری پایین مورد استفاده قرار می‌گیرد.

۲-۳ روش ستون-موازی^۰

در این روش در هر لحظه از زمان می‌توان به همه پیکسل‌های موجود در یک سطرو دسترسی داشت، به همین منظور فقط یک آدرس دکتر سطرو لازم می‌باشد و نیاز به خطوط اضافی آدرس به ستون‌ها نیست. نمایی از ساختار آن در شکل (۹) قابل مشاهده می‌باشد [۱]. با این روش می‌توان دوربین‌های دیجیتال پر سرعت و با توان مصرفی معقول

قرار داده می‌شود. از این‌رو خروجی پیکسل به جای سیگنال‌های آنالوگ، داده‌های دیجیتال می‌باشد. این نوع از پیکسل در ساخت دوربین‌های با نرخ عکسبرداری بسیار زیاد مورد استفاده قرار می‌گیرد [۱].

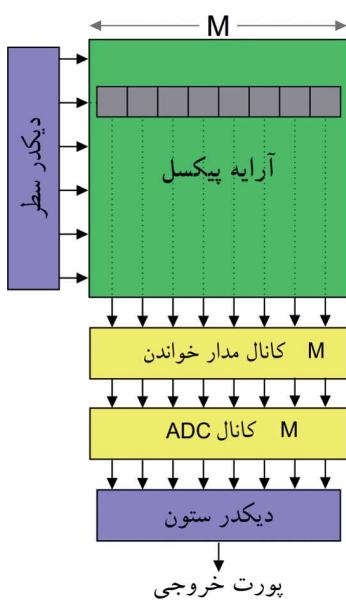
۳-۲ آرایه پیکسل

همان‌طور که در بخش ۱-۲ توضیح داده شد با استفاده از یک پیکسل می‌توان شدت روشنایی یک نقطه از تصویر را اندازه‌گیری کرد. بنابراین برای اینکه بتوانیم شدت روشنایی نقاط مختلف یک تصویر را اندازه‌گیری کنیم باید پیکسل‌های زیادی در نقاط مختلف به صورت منظم قرار دهیم تا بتوان نمونه‌گیری‌های مختلفی از شدت روشنایی نقاط مختلف تصویر اپتیکال ورودی انجام داد. بهترین روش چیدن پیکسل‌ها، قرار دادن آنها در سطروها و ستونهای بطرور منظم می‌باشد همانند درایه‌هایی که نمونه آن در شکل (۷) برای یک آرایه پیکسل N سطرو و M ستون دیده می‌شود.

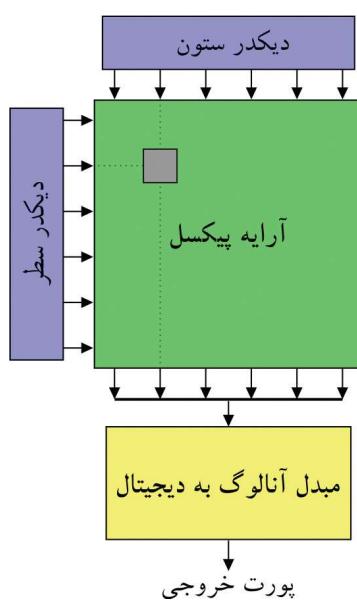
با استفاده از شماره سطرو و شماره ستون، شدت روشنایی هر نقطه از تصویر را می‌توان به دست آورد. تعداد پیکسل‌های موجود در آرایه پیکسل به نام رزولوشن معروف است که یکی از پارامترهای بسیار مهم در دوربین‌های دیجیتال می‌باشد. رنگ‌های مختلف هر پیکسل در تصویر به خاطر وجود فیلتر رنگی به نام Bayer می‌باشد که با استفاده از آن می‌توان رنگ نقاط مختلف را شناسایی کرد. با سه رنگ اصلی قرمز، آبی و سبز می‌توان کد رنگ استاندارد RGB را استخراج نمود [۵].

۴-۲ مدار خواندن-پیکسل

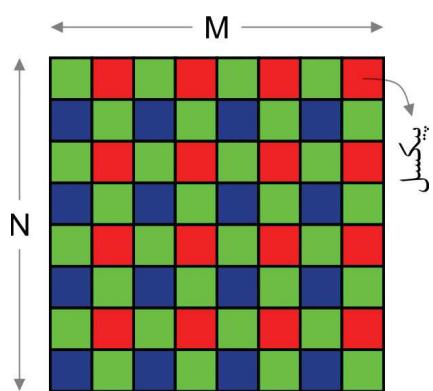
همان‌طور که در بخش قبلی مشاهده کردیم پیکسل‌های صورت منظم در آرایه پیکسل‌ها قرار می‌گیرند. برای خواندن سیگنال پیکسل‌ها باید مداری (بافر) در داخل پیکسل و یا بیرون آرایه پیکسل شود تا بتوان سیگنال پیکسل‌ها را استخراج نمود. به این، مدار خواندن-پیکسل^{۱۸} گفته می‌شود. اگر این مدار در داخل پیکسل‌ها قرار داده شود به دلیل زیاد بودن تعداد پیکسل‌ها، تراشه^{۱۹} سنسور مساحت



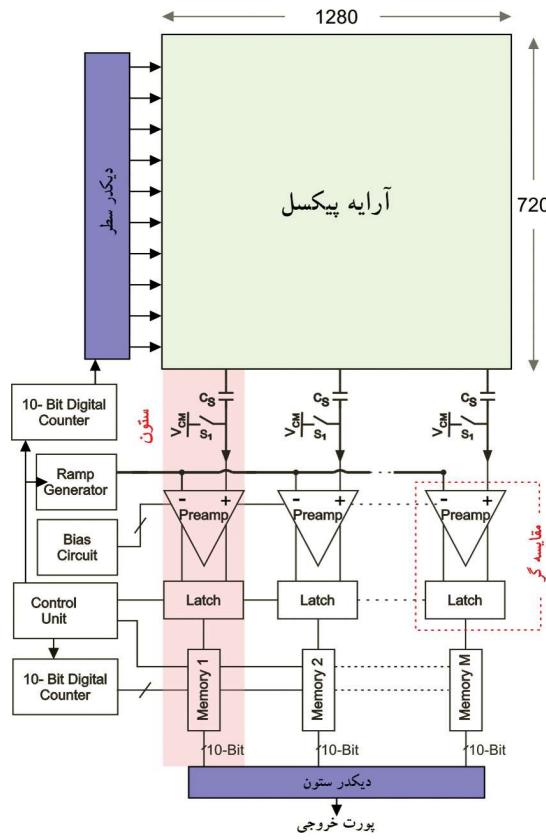
شکل ۹: معماری ستون-موازی



شکل ۸: ساختار سریال



شکل ۷: آرایه پیکسلی N x M



شکل ۱۱: بلوک دیاگرام کلی سنسور تصویر طراحی شده

مشاهده می‌باشد. همان‌طور که دیده می‌شود تمامی ستون‌ها از لحاظ مداری به طور کامل مشابه بوده و همگی با هم به صورت موازی کار می‌کنند. بنابراین کافیست فقط نحوه کار مبدل یک ستون را بررسی کنیم. سیگنال خروجی پیکسل‌ها به ورودی مثبت مقایسه‌گر ستون و سیگنال شبیه به پایه منفی آن اعمال می‌گردد. در شروع عمل تبدیل، مولد سیگنال شبیه، شمارنده ۱۰ بیتی و حافظه ستونی V_{CM} شده ریست می‌گردد. بنابراین ولتاژ خروجی مولد سیگنال شبیه V_{FS} شده و محتوى شمارنده یک واحد افزایش یافته و یک گام جدیدی به سیگنال مبدل، شمارنده یک واحد افزایش یافته و یک گام جدیدی می‌گردد. V_{FS} ریست که برابر با $V_{FS}/1024$ می‌باشد اضافه می‌گردد. با اعمال هر گام از سیگنال شبیه به مقایسه‌گر مبدل داده می‌باشد. با اعمال هر گام از سیگنال شبیه می‌شود تا زمانی که ولتاژ آن گام با ولتاژ خروجی پیکسل مقایسه می‌شود $V_{pixel} > V_{step}$ باشد مقدار شمارنده در حافظه ستونی مربوطه ذخیره می‌گردد اما وقتی که $V_{pixel} < V_{step}$ باشد حافظه ستونی قفل شده و دیگر مقدار شمارنده در حافظه آن ستون ذخیره نمی‌گردد. حال این داده قفل شده در حافظه ستونی معادل داده دیجیتال سیگنال پیکسل آن ستون می‌باشد. بعد از طی $2^{10} = 1024$ کلاک پالس، سیگنال آنالوگ پیکسل تمامی ستون‌ها که مربوط به یک ردیف مشخص از آن آرایه می‌باشند به دیجیتال تبدیل شده و در حافظه‌های ستونی ذخیره می‌گردد. حال با استفاده از دیکدر ستون‌ها این داده‌ها به بیرون تراشه ارسال می‌شود. توسط دیکدر سطر، پیکسل‌های ردیف بعدی فعال شده و کل عملیات خواندن سیگنال پیکسل‌ها و تبدیل به دیجیتال با ساختار تک-شیب^{۲۳} که بسیار رایج می‌باشد استفاده شده است [9-11]. بلوک دیاگرام کلی سنسور تصویر طراحی شده با معماری ستون-موازی و مبدل تک-شیب در شکل (۱۱) قابل

طراحی نمود. بنابراین این روش رایج‌ترین معماری در سنسورهای تصویر CMOS می‌باشد [6].

۳-۳- روش پیکسل موازی

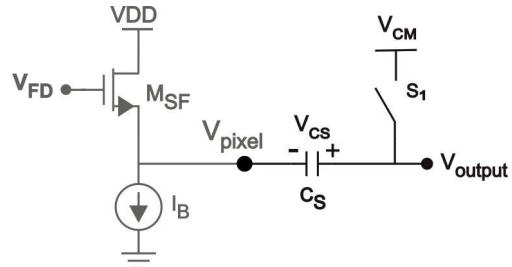
در این روش در هر لحظه از زمان، سیگنال تمامی پیکسل‌ها خوانده می‌شود. برای ساخت چنین سنسوری باید مدار خواندن پیکسل و مبدل داده در داخل هر پیکسل گذاشته شود. لذا فضای سیلیکونی بسیار زیادی را اشغال می‌کند و توان مصرفی بسیار بالای دارد. کاربرد این روش ساخت سنسورهای تصویر با سرعت عکسبرداری بسیار زیاد می‌باشد.

۴- طراحی یک سنسور تصویر

در اینجا هدف طراحی یک سنسور تصویر با استفاده از معماری ستون-موازی و بلوک‌ها و مدارات رایج در این حوزه می‌باشد. رزولوشن سنسور یک مگاپیکسل در نظر گرفته شده است بنابراین با مراجعه به استانداردهای مربوط به تصاویر، رزولوشن سنسور 1280×720 انتخاب می‌گردد. پیکسل مورد استفاده از نوع سه ترانزیستوری بوده که مدار آن در شکل (۲) نشان داده شده است. برای استخراج سیگنال پیکسل، از مدار بسیار رایج و پراکاربرد سورس-فالوور استفاده خواهد شد. همان‌طور که در بخش ۲ توضیح داده شد. سیگنال پیکسل باید دو بار خوانده شود یک بار هنگام ریست پیکسل و بار دیگر بعد از زمان T_{EXP} میزان ولتاژ تغییر یافته فوتودیود به خاطر تابش نور، برابر با حاصل تفریق این دو نمونه خواهد بود.

$$(2) V_{ph} = V_{reset} - V_{sig}$$

عمل تفریق می‌تواند به صورت دیجیتالی بعد از تبدیل نمونه‌ها به دیجیتال صورت پذیرد و یا می‌تواند به صورت آنالوگ اجرا گردد که روش آنالوگ بسیار رایج می‌باشد. به دلیل اینکه نویز با الگوی ثابت در هر دو نمونه به یک اندازه می‌باشد بنابراین در زمان تفریق نمونه‌ها این نویز از خروجی حذف می‌شود به این مدار تفریق CDS²² گفته می‌شود که مدار CDS مورد استفاده در این سنسور از نوع آنالوگ بوده و در شکل (۱۰) نشان داده شده است [7-8].



شکل ۱۰: مدار CDS متصل به پیکسل

طرز کار این مدار به این صورت می‌باشد که ابتدا کلید S_1 در فاز سیگنال روشن شده بنابراین ولتاژ خروجی مدار CDS برابر خواهد بود با $V_{output} = V_{CM} - V_{sig} - V_{gs,SF}$. سپس کلید S_1 خاموش شده و بعد با ریست شدن پیکسل، ولتاژ خروجی پیکسل برابر با $V_{pixel} = V_{reset} - V_{gs,SF}$ می‌شود، لذا در این شرایط ولتاژ خروجی مدار CDS برابر خواهد بود با $V_{output} = V_{CM} + V_{pixel} = V_{CM} + V_{reset} - V_{sig}$. با دقت در این رابطه و رابطه (۲) می‌بینیم ولتاژ خروجی برابر است با ولتاژ فوتودیود که به اندازه V_{CM} جابجا شده است.

برای تبدیل این سیگنال به داده دیجیتال از مبدل آنالوگ به دیجیتال با ساختار تک-شیب^{۲۳} که بسیار رایج می‌باشد استفاده شده است [11-13]. بلوک دیاگرام کلی سنسور تصویر طراحی شده با معماری ستون-موازی و مبدل تک-شیب در شکل (۱۱) قابل

جدول ۱: مشخصات انواع سنسور تصویر گرداوری شده در مرجع [۱۸]

[22]	[21]	[20]	[19]	[18]	واحد	مرجع
45/2	2/3	1/1	5/1	86/5	μm	اندازه پیکسل
15360	7680	7728	19568	3840	pixel	تعداد سطر
8640	4320	4368	12588	2160	pixel	تعداد ستون
60	120	240	5	480	fps	نرخ عکسبرداری
11050	3200	3000	1970	5230	mW	توان مصرفی
80	61	92	91	30	-μV/e	بهره تبدیل
614	317	414	319	140	μVrms	نویز
800	933	524	687	923	mV	اشباع
3/62	7/69	1/62	7/66	3/76	dB	رنج دینامیکی
18/8	97/4	32/1	60/2	92/0	e-.pJ/DRU	معیار شایستگی

عکسبرداری ۲۶ : ماکریزم تعداد عکس گرفته شده در یک ثانیه، حساسیت ۲۷ : نسبت تغییرات خروجی پیکسل به تغییرات شدت روشنایی دریافتی، بار اشباع ۲۸ : عبارت است از میزان باری که در حافظن دستگاه اسکارساز ذخیره می‌گردد، توان مصرفی: عبارت است از کل دو سر آشکارساز ذخیره می‌گردد، FOM ۲۹ : توان الکتریکی که سنسور مصرف می‌کند و معیار شایستگی ۳۰ : یک شاخصی است که برای مقایسه سنسورهای تصویر مورد استفاده قرار می‌گیرد و با رابطه زیر تعریف می‌گردد.

$$Fom = \frac{Power \times noise}{M \times N \times fps} \quad (3)$$

در این رابطه M تعداد ستون آرایه، N تعداد سطر آرایه، noise میزان نویز سنسور، power کل توان مصرفی سنسور و در نهایت fps نرخ عکسبرداری می‌باشد [۱۸, ۱]. برای آشنایی با مقادیر معمول برای پارامترهای معرفی شده، مشخصات تعدادی از سنسورهای تصویر که در مجلات معتبر منتشر شده است در جدول (۱) گردآوری شده است.

۶-نتیجه‌گیری

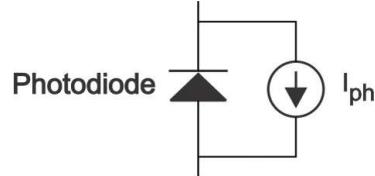
امروزه دوربین‌های دیجیتال یکی از تجهیزات مهم الکترونیکی است که به صورت گسترش ده در گوشی‌های موبایل، تبلت‌ها، لپ‌تاپ‌ها و غیره مورد استفاده قرار می‌گیرند. بنابراین یک زمینه بسیار مناسبی برای طراحان مدارات مجتمع جهت پژوهش می‌باشد. دوربین‌های دیجیتال دارای بخش‌های مختلفی هستند که مهمترین بخش آن سنسورهای تصویر است. برای توضیح نحوه کار گرد این سنسور ها، یک سنسور نمونه با رزولوشن 1280×720 با استفاده از مدارات رایج طراحی گردید و قسمت‌های مختلف آن از قبیل پیکسل، آرایه پیکسل، مدار خواندن پیکسل، مبدل آنالوگ به دیجیتال و دیکدرهای سطر و ستون توضیح داده شده و ساختار کلی سنسور نیز ارایه گردید.

پی‌نوشت‌ها

- 1 Image sensor
- 2 Diaphragm
- 3 Image sensor
- 4 Pixel
- 5 Pixel array
- 6 Pixel readout circuit
- 7 Noise suppression circuit
- 8 Photo gate
- 9 Photodiode
- 10 Pinned photodiode
- 11 PPS: Passive pixel sensor

۵- ارزیابی سنسورهای تصویر

سنسورهای تصویر CMOS بعد از طراحی، باید شبیه‌سازی شده و بعد از تایید نتایج شبیه‌سازی به مرحله ساخت و تست آزمایشگاهی بررسند. از آنجایی که امکان نوردهی به فوتودیود و هر آشکارساز نوری دیگر در تحلیل کامپیوتری با استفاده از نرم‌افزارهای شبیه‌ساز مانند Hspice و Spectre وجود ندارد. بنابراین برای شبیه‌سازی فوتودیود از یک منبع جریان موازن با فوتودیود استفاده می‌شود که این منبع جریان، معادل جریان روشنایی فوتودیود می‌باشد [۱۲]. مدار مورد استفاده در شبیه‌سازی به جای یک فوتودیود در شکل (۱۲) دیده می‌شود.



شکل ۱۲: مدل شبیه‌سازی فوتودیود

برای تحلیل پیکسل و مدار خواندن پیکسل باید خطیت، دقت و نویز آن مورد بررسی قرار گیرد که ولتاژ فوتودیود با چه دقیقی و خطیتی قابل خواندن می‌باشد در این تحلیل‌ها جریان فوتودیود و یا ولتاژ دوسر فوتودیود به عنوان ورودی و خروجی مدار-خواندن به عنوان خروجی مدار در نظر گرفته می‌شود. نمونه تحلیل‌های شبیه‌سازی پیکسل و مدار خواندن پیکسل در مرجع [۱۳] ارایه شده است. همان‌طور که می‌دانیم سیگنال خروجی مدار-خواندن به طبقه مبدل داده ارسال می‌گردد تا این سیگنال به داده‌های دیجیتال تبدیل شود. واضح است که از هر ساختار مبدل آنالوگ به دیجیتال می‌توان در سنسور استفاده نمود و نحوه شبیه‌سازی آن نیز در مقالات فراوانی در این خصوص آورده شده است [۱۷-۱۴]. بعد از تحلیل کامپیوتری نوبت به ساخت تراشه و تست عملی آن می‌رسد تعدادی از مهمترین پارامترهای که بعد از رسماً layout و ساخت سنسور می‌تواند مورد بررسی قرار گیرد عبارت است از:

ضریب FF^{۲۴} پیکسل: نسبت سطح سیلیکونی آشکارساز به کل سطح پیکسل، رنج دینامیکی DR^{۲۵}: نسبت ماکریزم شدت روشنایی قابل شناسایی به حداقل روشنایی قابل تشخیص توسط سنسور، نرخ

- [9] L .K .Grover" ,A Fast Quantum Mechanical Algorithm for Database Search ",in Proceedings of the28 th Annual ACM Symposium on the Theory of Computing) STOC ,(pp.1996 ,212-219 .
- [10] G .B .Charles .H Bennet" ,Quantum Cryptography :Public Key Distribution and Coin Tossing ",in Proceeding of IEEE International Conference on Computer System and Signal Processing New York, pp. 175-179, 1984.
- [11] C .H .Bennett ,G .Brassard ,C .Crepeau ,R .Jozsa ,A .Peres ,and W .K .Wootters" ,Teleporting an Unknown Quantum State via Dual Classical and Einstein-Podolsky-Rosen Channels „Physical Review Letters, vol. 70, pp. 1895-1899, 1993.
- [12] C .H .Bennett and S .J .Wiesner" ,Communication via One -and Two-Particle Operators on Einstein Podolsky-Rosen states „Physical Review Letters ,vol ,69 ,pp ,2881-2884 .November.1992
- [13] A .U .Khaldil" ,FPGA Emulation of Quantum Circuits „vol .MS thesis :McGill University,2005 ,
- [14] J .H .Holland" ,Adaptations in natural and artificial systems ,MIT press, 1975.
- [15] D .E .Goldberg " ,Genetic Algorithms in Search ,Optimisation and Machine Learning " ,Reading ,MA Addison-Wesley, 1989.
- [16] M .Mitchell" ,An introduction to Genetic Algorithms,"Cambridge, Massachusetts ,London ,England :The MIT Press, 1999.
- [17] C .P .Williams and A .Gray" ,Automated Design of Quantum Circuits „in Quantum Computing and Quantum Communications)QCQC ,(98' Springer-Verlag, pp. 113-125, 1999.
- [18] M .Lukac ,M .Perkowski ,H .Goi ,M .Pivtoraiko ,C .H .Yu ,K .Chung ,H .Jee ,B .J .Kim ,and Y .D .Kim „Evolutionary Approach to Quantum and Reversible Circuit Synthesis „Artificial Intelligence Review, vol. 20, pp. 361-417, 2004.
- [19] M .U .C .Ruican ,L .Prodan ,M .Vladutiu" ,Automatic synthesis for quantum circuits using genetic algorithms „,in ICANNGA07 International Conference on Adaptive and Natural Computing Algorithms ,LNCS(4431 Springer-Verlag Berlin Heidelberg ,(Warsaw, Poland ,pp.2007 ,183-174 .
- [20] C .Ruican" ,Developing Automatic Synthesis Methodologies For Quantum Circuits Using Genetic Algorithms „,vol .PhD thesis, Politehnica University of Timisoara ,Romania,2009 ,
- [21] G .F .Viamontes ,M .Rajagopalan ,I .L .Markov ,and J .P .Hayes "Gate-Level Simulation of Quantum Circuits „,in Asia South Pacific Design Automation Conference, pp. 295-301, 2003.
- [22] R .Jozsa" ,An Introduction to Measurement Based Quantum Computation „,preprint available at <http://arxiv.org/abs/quant-ph.2005 ,.050812/>
- [23] T .Atkinson ,A .Karsa ,J .Drake ,and J .Swan" ,Quantum Program Synthesis :Swarm Algorithms and Benchmarks „Springer Nature Switzerland AG 2019 L .Sekanina et al)Eds :(,EuroGP ,2019 LNCS ,.11451pp,2019 ,34-19 .
- [24] H.B .Mann ,D.R .Whitney" ,On a test of whether one of two random variables is stochastically larger than the other „Ann .Math .Stat., ,(1)18pp,1947 ,60-50 .
- [25] A .Varga ,H.D .Delaney" ,A critique and improvement of the CL common language effect size statistics of McGraw and Wong .J .Educ",Behav .Stat ,(2)25 .pp.2000 ,132-101 .
- [26] M .Sarvaghad-Moghaddam ,P .Niemann ,and R .Drechsler" ,Multi-objective Synthesis of Quantum Circuits Using Genetic Programming, „Springer Nature Switzerland AG 2018 , pp. 220-227,2018.
- [27] M.Y.Abulbaker ,L.T .Jung ,N .Zakaria ,A .Younes ,and A .Abdel-Aty" ,Reversible circuit synthesis by genetic programming using dynamic gate libraries „Quantum Inf .Process, 16(6), pp. 160, 2017.
- [28] J.E .Baker,"Adaptive selection methods for genetic algorithms," International Conference on Genetic Algorithms, pp. 101-111, 1985.
- [29] S .Silva ,J .Almeida,"Gplab-a genetic programming toolbox for matlab" ,Proceedings of the Nordic MATLAB Conference (NMC-2003), pp. 273-278, 2005.
- [30] D .Maslov" ,Reversible logic synthesis benchmarks „<http://webhome.cs.uvic.ca/dmaslov2018/>,
- [۳۱] بهاره رستمیان ملکی و مجید محمدی، "طرایخی با استفاده از برنامه‌نویسی زنگنهک،" نویزدهمین کنفرانس ملی سالانه انجمن کامپیوت ایران، دانشکده مهندسی کامپیوت، دانشگاه شهید بهشتی، تهران، ۱۳۹۲-۱۳۹۲، صفحه ۱۱۷-۱۱۲، ۱۳۹۲-۱۳۹۱
- [32] J .R .Koza" ,Genetic programming :on the programming of computers by means of natural selection ,MIT Press,1992.
- [33] M .Lukac ,M .Perkowski ,& M .Kameyama, "Evolutionary quantum logic synthesis of Boolean reversible logic circuits embedded in ternary quantum space using heuristics," arXiv preprint arXiv:1107.3383, 2011.

- 12 APS: Active pixel sensor
 13 Four transistor APS
 14 Exposure time
 15 Source follower
 16 DSP: Digital pixel sensor
 17 Analog to digital converter
 18 Pixel signal readout circuit
 19 IC: Integrated circuit
 20 Column- parallel architecture
 21 FPN: Fixed pattern noise
 22 Correlated double sampling
 23 Single slope ADC
 24 Fill factor
 25 Dynamic range
 26 Frame rate
 27 Sensitivity
 28 Saturation charge
 29 Figure of merit

مراجع

- [1] J .Nakamura, "Image Sensors and Signal Processing for Digital Still Cameras," Taylor & Francis, 2006.
- [2] T .Kuroda, "Essential principles of image sensors," Boca Raton, Florida: CRC Press, 2015.
- [3] S.M .Sze, "Semiconductor Devices: Physics and Technology," John Wiley & Sons, NewYork, 1985.
- [4] D .C .-Y .Li ,V .C .Gaudet ,A .Basu, "Test results of various CMOS image sensor pixels," Canadian Conference on Electrical and Computer Engineering, 2005.
- [5] B .E .Bayer, "Color imaging array," US patent US3971065A, 1975.
- [6] M .Teymour ,J .Sobhi, "AFHD 1080, 120 fps CMOS image sensor with two step SS-ADC," Analog Integr Circ Sig Process 99, 339-347, 2019.
- [7] A .El Gamal and H .Eltoukhy, "CMOS image sensors," IEEE Circuits and Devices Magazine, vol. 21, no. 3, pp. 6-20, 2005.
- [8] Y .Nitta et al., "High-Speed Digital Double Sampling with Analog CDS on Column Parallel ADC Architecture for Low-Noise Active Pixel Sensor," IEEE International Solid State Circuits Conference - Digest of Technical Papers, San Francisco, CA, 2006.
- [9] J .Wei ,X .Li ,L .Sun and D .Li, "A 63.2µW 11-Bit Column Parallel Single-Slope ADC with Power Supply Noise Suppression for CMOS Image Sensors," IEEE International Symposium on Circuits and Systems (ISCAS), Sevilla, 2020.
- [10] N .Cho ,B .Song ,K .Kim ,J .Burn and S .Han, "A VGA CMOS Image Sensor with 11-bit column parallel single-slope ADCs," International SoC Design Conference, Seoul, 2010.
- [11] G .Liu ,N .Yu ,H .Zhang and J .He, "A Fully Differential SAR/Single-Slope ADC for CMOS Imager Sensor," IEEE International Conference on Electron Devices and Solid-State Circuits (EDSSC), Xi'an, China, 2019.
- [12] S .U .Ay, "Electrical property modelling of photodiode type CMOS active pixel sensor (APS)," 48th Midwest Symposium on Circuits and Systems, 2005.
- [13] M .Teymour ,J .Sobhi, "An ultra-linear CMOS image sensor for a high-accuracy imaging system," Int J Circ Theor Appl. 2018.
- [14] Y .Chae et al., "A 2.1 M Pixels, 120 Frame/s CMOS Image Sensor with Column-Parallel $\Delta\Sigma$ ADC Architecture," in IEEE Journal of Solid-State Circuits, vol. 46, no. 1, pp. 236-247, Jan. 2011.
- [15] M .Shin and O .Kwon, "14-bit two-step successive approximation ADC with calibration circuit for high-resolution CMOS imagers," in Electronics Letters, vol. 47, no. 14, pp. 790-791, 7 July 2011.
- [16] M .Fan ,J .Ren ,N .Li ,et al., "A 1.8-V 11-bit 40-MS/s 21-mW pipelined ADC," Analog Integr Circ Sig Process, 2010.
- [17] S .Lim ,J .Lee ,D .Kim and G .Han, "A High-Speed CMOS Image Sensor with Column-Parallel Two-Step Single-Slope ADCs," in IEEE Transactions on Electron Devices, vol. 56, no. 3, pp. 393-398, March 2009.
- [18] Y .Oike et al., "8.3 M-Pixel 480-fps Global-Shutter CMOS Image Sensor with Gain-Adaptive Column ADCs and Chip-on-Chip Stacked Integration," IEEE Journal of Solid-State Circuits, vol. 52, no. 4, pp. 985-993, April 2017.
- [19] H .Totzuka et al., "An APS-H-size 250Mpixel CMOS image sensor using column single-slope ADCs with dual-gain amplifiers," ISSCC Dig. Tech. Papers, Feb. 2016.
- [20] T .Arai et al., "A 1.1µm 33Mpixel 240fps 3D-stacked CMOS image sensor with 3-stage cyclic-based analog-to digital converters," ISSCC Dig. Tech. Papers, Feb. 2016.
- [21] T .Yasue et al., "A 14-bit, 33-Mpixel, 120-fps image sensor with DMOS capacitors in 90-nm/65-nm CMOS," Proc. Int. Image Sensor Workshop (IISW), Jun. 2015.
- [22] R .Funatsu et al., "133Mpixel 60fps CMOS image sensor with 32-column shared high-speed column-parallel SAR ADCs," in ISSCC Dig. Tech. Papers, Feb. 2015.
